PAT-NO:

JP362109347A

DOCUMENT-IDENTIFIER: JP 62109347 A

TITLE:

LSI PACKAGE MOUNTING STRUCTURE

PUBN-DATE:

May 20, 1987

INVENTOR - INFORMATION:

NAME

TAJIMA, TSUNEAKI

ASSIGNEE-INFORMATION:

NAME

COUNTRY

NEC CORP

N/A

APPL-NO:

JP60250221

APPL-DATE:

November 7, 1985

INT-CL (IPC): H01L023/46

US-CL-CURRENT: 257/E23.094

ABSTRACT:

PURPOSE: To improve cooling capacity by disposing a cap having a spherical

shape on one side between an LSI and a stud, and forming the surface

stud opposed to the cap in a spherical shape matched to the spherical surface

of the cap.

CONSTITUTION: An LSI substrate 1 on which many LSIs are placed, a cap 3

having a spherical surface on one side on which LSIs 1 are disposed,

having a spherical surface on the surface opposed to the spherical surface of

the cap 3, a butt 6 having a hole at the position corresponding to the LSIs 1

and pressure-contacted by a special screw mechanism 5 with the stud 4, and a

cold plate 8 pressure-contacted with the butt 6 to fed liquid coolant
7 therein

are provided, and good thermal conductive compound 9 is filled between the LSI

1 and the cap 3, and between the cap 3 and the stud 4. A gap between the LSI 1 $\,$

and the cap 3 can be set to almost zero, and thermal resistance can be reduced

by filling the compound 9 therebetween.

COPYRIGHT: (C) 1987, JPO&Japio

四公開特許公報(A)

昭62-109347

⑤Int Cl.4
H 01 L 23/46

識別記号 庁内整理番号

❸公開 昭和62年(1987)5月20日

01 L 23/46 Z-6835-5F

審査請求 未請求 発明の数 1 (全3頁)

劉発明の名称 L

の出願人

LSIパツケージ実装構造

②特 願 昭60-250221

砂発明者 田島

恒 明

東京都港区芝5丁目33番1号 日本電気株式会社内

日本電気株式会社 東京都港区芝5丁目33番1号

20代理人 弁理士内原 晋

明 細 甞

L 発明の名称

LSIパッケージ実装構造

2. 特許請求の範囲

複数のLSIを搭載したLSI基板と、前配LSIのそれぞれに対応する位置に穴を有するハットと、一面が球面形状をなし前配LSIとわずかな間隙を保ちかつ他面が特殊ネジ機構により前配ハットに圧接されたスタッドと、前配ハットに圧接され、内部を放体冷鉄が低れるコールドブレートと、前配スタッドと前記LSIとの間に配置され片面が前記スタッドの球面形状に対応する球面形状をなすキャップとを含むことを特徴とするLSIパッケージの実装構造。

3. 発明の詳細な説明

〔産業上の利用分野〕

本発明はLSIパッケージ実装構造に関する。

〔従来の技術〕

従来のLSIパッケージ実装構造は第2図に示すようにLSI 基板2の上に多数搭載されたLSI と、各LSI1に対応する位置に穴を有するハットを、このLSI1 の表面とわずかな間隙を保つ面をもち他面が特殊ネジ機構5によりハット6に圧扱されたスタッド4と、ハット6に圧扱されたの部を液体冷媒7が流れるコールドブレート8とかちなる。

LSI1が発生した熱は、LSI1とスタッド4との間隙に充填された良熱伝導性コンパウンド9を介してスタッド4に伝わり、スタッド4とハット6の圧接面からハット6に伝わり、さらにコールドブレート8を通して液体冷媒7に伝わり、外部へ放出される。

この放熱経路において、スタッド4から液体冷 鉄7までは、金属内の伝導あるいは金属間の圧接 であるため低熱抵抗であるのに対し、LSI1から スタッド4までは、この間の熱抵抗がLSI1とス タッド4の対向而横にはぼ反比例し、LSI1とス タッド4の間隙の大きさにほぼ比例することから、 LSI1とスタッド4の対向面積が小さく、またLSI1 の傾きがLSI1とスタッド4の間隙の増大に結び つくため、高熱抵抗になっていた。

一般に、LSIにはその動作保証の点から厳しい温度制限があり、LSIの温度はある限度以下に押える必要がある。しかしながら近年の半導体技術の進展に伴い、LSIの集積度が飛躍的に増大しているため、その発熱量も増大する一方であり、LSIの放熱経路全体の熱抵抗を下げることは、LSIパッケージの実装構造を設計する上で最も重要な項目の一つである。

(発明が解決しよりとする問題点)

すなわち、上述した従来のLSIパッケージ実 装構造は、スタッドのLSIと対向する面が平面 になっているため、LSIの放熱経路全体が高熱 抵抗になってしまりため冷却能力が劣るといり欠 点がある。

[問題点を解決するための手段]

本発明のLSIパッケージの実装構造は、複数

れるコールドブレート 8 とからなり、 LSI1とキャップ 3 かよびキャップ 3 とスタッド 4 との間は 艮熱伝導性のコンパウンド 9 化より充填されている。

LSI1とキャップ3との間険はほとんどゼロに することが可能であり、さらにこの間に良熱伝導 性のコンパワンド9を入れることにより熟抵抗を 小さくてきる。

一方、キャップ3とスタッド4との間酸は L3I1 に対して力が加わらないようにするため、ある程 歴の間険を保つており、との間の熱抵抗は大きく たるが、その分をキャップ3とスタッド4の対向 面積が球面のために増大したことにより補い、キャップ3とスタッド4間の熱抵抗を小さくすることができ、放熱経路全体の熱抵抗を小さくすることができる。

上述の実施例におけるLSIはLSIキャリアを含むものである。

(発明の効果)

本発明のLSIパッケージ災装構造は、LSI

〔 実施例〕

次に、本発明の実施例について、図面を参照して説明する。

第1図は本発明の一実施例を示す破断面図である。

第1 図に示すLSIパッケージ実装構造は、LSI が多数搭載されたLSI 基板 2 と、各 LSI 1 に配 置された片面が球面を有するキャップ 3 と、キャップ 3 の球面と対向する面が球面を有するスタッド 4 と、各 LSI 1 に対応した位置に穴を有しスタッド 4 と特殊ネジ機構 5 により圧接されたハット 6 と、ハット 6 に圧接され内部を液体冷媒 7 が流

とスタッドの間に片而が球面形状をもつキャップ を配置し、スタッドのキャップと対向する面を、 キャップの球面に合う球面形状にすることにより、 冷却能力の同上を達成できるという効果がある。

4. 図面の簡単な説明

第1凶は本発明の一実的例を示す凝断而凶、第 2凶は従来の一例を示す凝断面凶である。

1 …… L S I 、 2 …… L S I 基板、 3 …… キャップ、 4 …… スタッド、 5 …… 特殊ネジ機構、 6 ……ハット、 7 …… 液体冷媒、 8 ……コールドブレート、 9 …… 良熱伝導性コンパウンド。

代理人 弁理士 内 原



